

(43) 国際公開日
2006年6月15日 (15.06.2006)

PCT

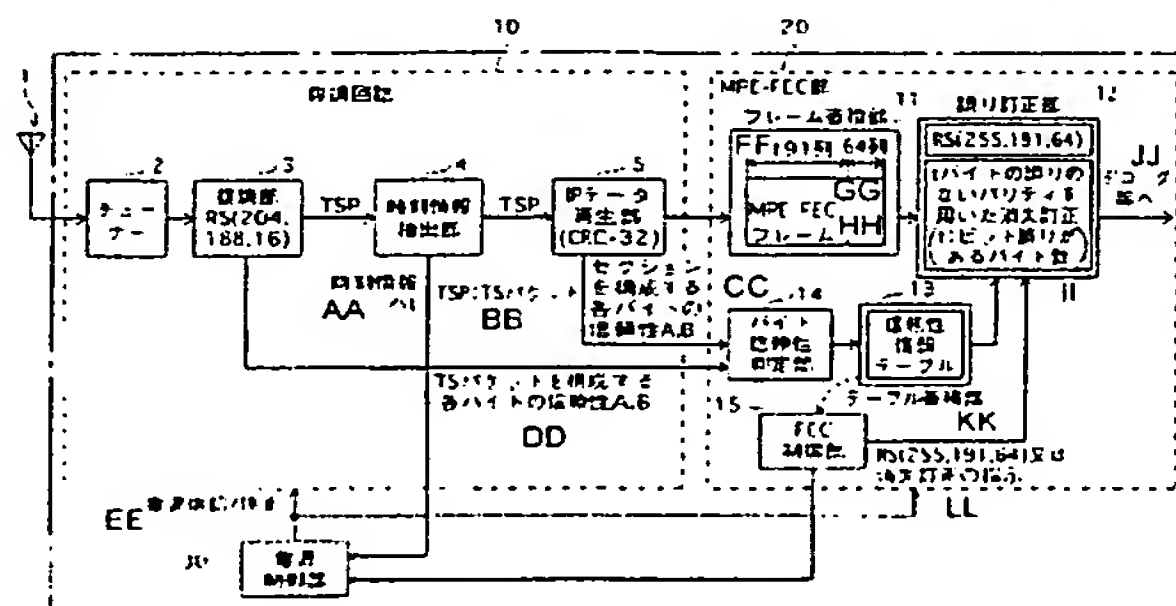
(10) 国際公開番号
WO 2006/062040 A1

- (51) 国際特許分類:
H04B 1/16 (2006.01) H04N 5/44 (2006.01)
H04L 1/00 (2006.01)
- (21) 国際出願番号: PCT/JP2005/022186
- (22) 国際出願日: 2005年12月2日 (02.12.2005)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願2004-355127 2004年12月8日 (08.12.2004) JP
特願2005-111979 2005年4月8日 (08.04.2005) JP
- (71) 出願人 (米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大字門真1006番地 Osaka (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 井口 賀敬
- (74) 代理人: 中島 司朗, 外 (NAKAJIMA, Shiro et al.); 〒5310072 大阪府大阪市北区豊崎三丁目2番1号淀川5番館6F Osaka (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, LY, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG,

[続葉有]

(54) Title: RECEPTION DEVICE, INTEGRATED CIRCUIT, PROGRAM, AND RECEPTION METHOD

(54) 発明の名称: 受信装置、集積回路、プログラムおよび受信方法



10 - DEMODULATION CIRCUIT
2 - TUNER
3 - DEMODULATION UNIT RS (204, 188, 16)
4 - TIME INFORMATION EXTRACTION UNIT
5 - IP DATA REPRODUCTION UNIT (CRC-32)
AA - TIME INFORMATION ΔI
BB - TSP: TS PACKET
CC - RELIABILITY A, B OF EACH OF BYTES CONSTITUTING A SECTION
DD - RELIABILITY A, B OF EACH OF BYTES CONSTITUTING A TS PACKET
EE - POWER SUPPLY/STOP
30 - POWER CONTROL UNIT
20 - MPE-FEC UNIT

11 - FRAME ACCUMULATION UNIT
FF - 191 COLUMNS
GG - 64 COLUMNS
HH - MOPE-FEC FRAME
12 - ERROR CORRECTION UNIT
II - DISAPPEARANCE CORRECTION USING PARITY HAVING NO T-BYTE ERROR (I: THE NUMBER OF BYTES HAVING A BIT ERROR)
JJ - TO DECODER
14 - BYTE RELIABILITY JUDGMENT UNIT
13 - RELIABILITY INFORMATION TABLE
KK - TABLE ACCUMULATION UNIT
15 - FEC CONTROL UNIT
LL - RS (255, 191, 64) OR DISAPPEARANCE CORRECTION INSTRUCTION

(57) Abstract: A reception device performs reception processing during a service period of a broadcast signal and is set to a power saving mode during a time other than the service period. The service period includes a first period and a second period following the first period. During the first period, an application data table of an MPE-FEC frame is transmitted and during the second period, a parity data table of an MPE-FEC frame is transmitted. An error correction unit (12) executes an error correction by the

[続葉有]



CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE,
IS, IT, LT, LU, LV, MC, NL, PL, PT, RO, SE, SI, SK, TR),
OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML,
MR, NE, SN, TD, TG).

2文字コード及び他の略語については、定期発行される
各PCTガゼットの巻頭に掲載されている「コードと略語
のガイダンスノート」を参照。

添付公開書類:

— 国際調査報告書

MPE-FEC using the entire parity data table or a disappearance correction using the same number of parity data as the byte data where a bit error is caused. When the bit error is corrected by the error correction unit (12) which executes the disappearance correction, a power control unit (30) switches the reception circuit to the power saving mode even during the second period.

(57) 要約: 受信装置は、放送信号のサービス期間において受信処理を行い、サービス期間以外においては、省電力モードに移行する。サービス期間は、第1期間と、これに後続する第2期間とからなり、第1期間は、MPE-FECフレームのアプリケーションデータテーブルが送信される期間であり、第2期間は、MPE-FECフレームのパリティデータテーブルが送信される期間である。誤り訂正部12は、パリティデータテーブル全体を用いたMPE-FECによる誤り訂正、及び、ビット誤りが生じたバイトデータと同数のパリティデータを用いた消失訂正の何れかを実行する。誤り訂正部12が消失訂正を実行することにより、ビット誤りを訂正する場合、電源制御部30は、第2期間の途上であっても、受信回路を省電力モードに移行させる。